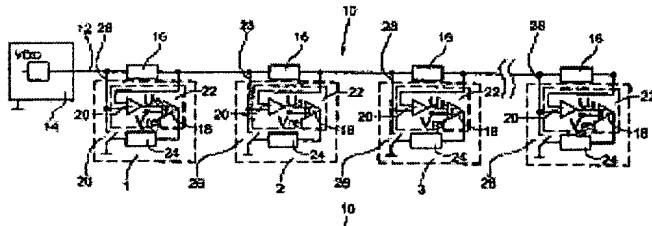


Addressing system provides a connection path between multiple user units in a bus system

Patent number: DE10147512
Publication date: 2003-04-30
Inventor: HARTZSCH JOERG (DE)
Applicant: ELMOS SEMICONDUCTOR AG (DE)
Classification:
- **international:** H04L12/403; G06F13/42
- **european:**
Application number: DE20011047512 20010926
Priority number(s): DE20011047512 20010926

Report a data error here**Abstract of DE10147512**

A number of users (1-9) are connected to a common bus system and are addressed by a central controller (14). Each of the user units has a detector (22) that responds to current and signals the central controller to operate a switch (26) to establish a connection path.



Data supplied from the **esp@cenet** database - Worldwide



⑯ BUNDESREPUBLIK
DEUTSCHLAND



DEUTSCHES

PATENT- UND
MARKENAMT

Offenlegungsschrift

⑩ DE 101 47 512 A 1

⑮ Int. Cl. 7:
H 04 L 12/403
G 06 F 13/42

DE 101 47 512 A 1

⑯ Aktenzeichen: 101 47 512.8
⑯ Anmeldetag: 26. 9. 2001
⑯ Offenlegungstag: 30. 4. 2003

⑰ Anmelder:
ELMOS Semiconductor AG, 44227 Dortmund, DE

⑰ Vertreter:
Patentanwälte von Kreisler, Selting, Werner et col.,
50667 Köln

⑰ Erfinder:
Hartzsch, Jörg, 44287 Dortmund, DE

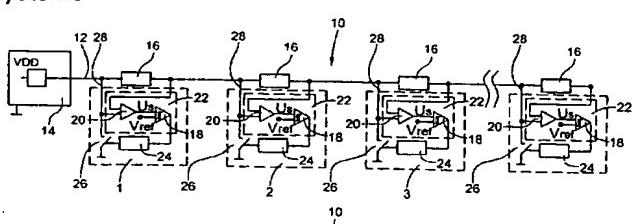
⑯ Entgegenhaltungen:

DE	40 38 992 C1
DE	197 56 564 A1
DE	196 47 668 A1
DE	44 28 502 A1
DE	44 04 962 A1
EP	08 55 817 A2
EP	08 54 609 A2
WO	97/45 983 A1

Die folgenden Angaben sind den vom Anmelder eingereichten Unterlagen entnommen
Prüfungsantrag gem. § 44 PatG ist gestellt

⑯ Verfahren zur Adressierung der Teilnehmer eines Bussystems

⑯ Bei dem Verfahren zum Adressieren der Teilnehmer (1 bis 9) eines Bussystems legt jeder Teilnehmer die Busleitung (12) "auf Masse", wobei auf Grund des endlichen Widerstandes des den Bus auf Masse legenden Schalters (26) durch einen dem Teilnehmer (1 bis 9) zugeordneten Detektor (22) der Busleitung (12) ein Strom detektierbar ist. Wenn der Teilnehmer diesen Stromabfall detektiert, schaltet er seinen Schalter (26) aus. Dieser Vorgang spielt sich sequenziell bzw. innerhalb einer Gruppe von Teilnehmern quasi parallel und von Gruppe zu Gruppe sequenziell ab, bis der letzte Teilnehmer erreicht ist. Von dem diesem Teilnehmer zugeordneten Detektor wird in jedem Fall kein Strom detektiert, so dass nach Ablauf einer vorgebaren Einschaltzeitspanne der Schalter (26) dieses Teilnehmers (9) noch geöffnet ist. Damit ist einer der Teilnehmer aus der Gruppe sämtlicher Teilnehmer spezifiziert, so dass diesem Teilnehmer nunmehr eine Adresse zuteil werden kann. Während weiterer Adressierzyklen wird nun auf die gleiche Weise mit den übrigen Teilnehmern verfahren, wobei der Schalter (26) des bereits adressierten Teilnehmers stets offen bleibt.



DE 101 47 512 A 1

Beschreibung

[0001] Die Erfindung betrifft ein Verfahren zur Adressierung der Teilnehmer eines Bussystems mit einer Steuereinheit, einem von der Steuereinheit ausgehenden Bus und mehreren Teilnehmern, die aufeinander folgend an den Bus angeschlossen sind.

[0002] Um den Verdrahtungsaufwand beispielsweise im Kfz zu minimieren, geht man dazu über, die Steuersignale zum Ansteuern von Stellgliedern über einen Bus zu versenden, an dem neben einer Steuereinheit auch die Ansteuereinheiten für die Stellantriebsvorrichtungen der einzelnen Teilnehmer angeschlossen sind. Zu einem Bussystem zusammengefasst sind beispielsweise die Stellantriebsvorrichtungen einer Fahrzeug-Klimaanlage, der Fensterheber oder der vorderen Fahrzeugsitze. Damit die Steuereinheit selektiv ein oder mehrere Stellantriebe ansteuern kann, sind diesen Adressen zugeordnet. Bisher werden den Teilnehmern ihre Adressen, z. B. durch Programmierung eingespeichert oder durch Steck- oder PIN-Kodierung zugeordnet. Während das Programmieren bei der Fertigung eines Fahrzeugs noch relativ unproblematisch ist, erfordert dies dann, wenn der gesamte Teilnehmer, das heißt die Stellantriebsvorrichtung mit Ansteuerung, beispielsweise in einer Werkstatt ausgetauscht wird, insoweit einen erhöhten Aufwand. Ferner besteht bezüglich der Logistik das Erfordernis der Einhaltung definierter Bestückungsreihenfolgen mit der damit verbundenen Serviceunfreiheitlichkeit bzw. der Lieferung vorprogrammierter (voradressierter) Bauteile, was dem Gleichteileprinzip zuwiderläuft. Außerdem kann es bei der Steckerkodierung zu Funktionsstörungen kommen. Schließlich ist es auch möglich, die Selbstadressierung der Teilnehmer eines Bussystems über Schalter zum seriellen Trennen der Busverbindungen zwischen den Teilnehmern zu realisieren. Hier sind also Nachteile insbesondere die elektrische Auf trennung der Bus-Leitung über aktive Bauelemente und der hohe Flächenbedarf für Bussysteme mit vielen Teilnehmern zu nennen.

[0003] Automatisierte Adressvergabeverfahren für Bussysteme sind aus EP-A-0 854 609, DE-A-196 47 668, DE-C-44 04 962, DE-A-44 28 502, WO-A-97/45983 und DE-A-197 56 564 bekannt.

[0004] Aus DE-C-40 38 992 schließlich ist ein Verfahren bekannt, bei dem die Adressen der Komponenten einer Gefahrenmeldeanlage automatisch zugeordnet werden. Die Adressierung erfolgt dabei ausgehend von dem zur Zentrale nächstgelegenen Teilnehmer bis zu dem von der Zentrale am entferntesten angeordneten Teilnehmer. Jeder Teilnehmer weist dabei in jeder der beiden Adern einer Meldeprimärleitung jeweils einen Widerstand und zwischen den beiden Adern mehrere elektrische und elektronische Bauteile auf. Ferner ist jeder Teilnehmer mit einem Kurzschlusschalter versehen, um die beiden Adern kurzzuschließen. Bei kurz geschlossenem Schalter kann der sich über die beiden zuvor genannten Widerstände ergebende Spannungsabfall (bei Aufprägung eines Messstroms auf der Meldeprimärleitung) messtechnisch ermittelt werden. Sämtliche dieser Teilnehmer sind seriell in der Meldeprimärleitung angeordnet.

[0005] Zu Beginn der Adressierung sendet eine Zentralsteuereinheit ein Kurzschlussignal zum Schließen der Kurzschlusschalter sämtlicher noch nicht adressierter Teilnehmer aus. Im Anschluss daran wird ein Messstrom aufgeprägt, der in dem von der Zentrale aus betrachtet ersten (also in dem zur Zentrale nächst angeordneten) Teilnehmer der Gruppe noch nicht adressierter Teilnehmer einen Spannungsabfall hervorrufen soll. Anschließend wird auf die Meldeprimärleitung ein Adressdatensignal gelegt. Derjenige Teilnehmer, dem noch keine Adresse zugeordnet wor-

den ist und der zuvor einen Spannungsabfall detektiert hat, übernimmt dieses Adressdatensignal in seinen Adressspeicher. Anschließend erfolgt zur weiteren Adressierung wiederum die Vergabe des Kurzschlusssignals, wobei der Kurzschlusschalter des zuvor adressierten Teilnehmers nicht geschlossen wird, sondern vielmehr die Kurzschlusschalter sämtlicher bis dahin noch nicht adressierter Teilnehmer angesprochen werden. Beim Aufprägen des Messstroms erzeugt dieser dann in dem nunmehr zur Zentralsteuereinheit

10 am nächsten angeordneten Teilnehmer der Gruppe aus noch nicht adressierten Teilnehmern einen zu detektierenden Spannungsabfall, so dass dieser Teilnehmer in der nächsten Phase, in der auf die Meldeprimärleitung wiederum ein Adressdatensignal gelegt wird, diese Adresse in seinem 15 Adressspeicher ablegt und somit ebenfalls adressiert ist. Dieses Verfahren wird fortgesetzt, bis der letzte Teilnehmer adressiert ist.

[0006] Bei diesem bekannten Verfahren wird idealisiert davon ausgegangen, dass auf Grund des Kurzschlusses der 20 beiden Adern der Meldeprimärleitung der gesamte Messstrom über den Kurzschlusschalter des am nächsten zur Zentralsteuereinheit angeordneten Teilnehmer der Gruppe aus noch nicht adressierten Teilnehmern fließt. In der Praxis weisen elektronische Schalter, wie sie gemäß dem bekannten 25 Verfahren als Kurzschlusschalter eingesetzt werden, jedoch einen nicht zu vernachlässigenden Ein-Widerstand auf. Mithin fließt also auch ein Teil des Messstroms über den Kurzschlusschalter des benachbarten noch nicht adressierten Teilnehmers und erzeugt über dessen Widerständen ebenfalls einen Spannungsabfall. Es ist also erforderlich, nicht nur den Umstand, dass ein Spannungsabfall detektiert ist, zu erfassen, sondern auch die Größe dieses Spannungsabfalls zu detektieren. Darüber hinaus ist zu bedenken, dass je weiter ein noch nicht adressierter Teilnehmer von der 30 Zentralsteuereinheit angeordnet ist, der Messstrom und damit der detektierbare Spannungsabfall sich verringert, was allein schon daran liegt, dass der Messstrom, der über den geschlossenen Kurzschlusschalter eines relativ weit von der Zentralsteuereinheit angeordneten Teilnehmers über die 35 in den Adern der Meldeprimärleitung angeordneten Widerstände der diesem Teilnehmer vorgeschalteten, bereits adressierten Teilnehmer fließen muss. Die Auswertung und die zuverlässige Detektierung der Spannungsabfälle bei dem bekannten Verfahren ist also nicht trivial, was schaltungstechnischen und Programmieraufwand mit sich bringt.

[0007] Der Erfindung liegt die Aufgabe zu Grunde, die Adressierung der Teilnehmer eines Bussystems weiter zu vereinfachen.

[0008] Zur Lösung dieser Aufgabe wird mit der Erfindung ein Verfahren zum Adressieren der Teilnehmer eines Bussystems vorgeschlagen, wobei das Bussystem versehen ist mit

- einer Zentralsteuereinheit,
- einer von der Zentralsteuereinheit ausgehenden Busleitung mit mehreren in Reihe geschalteten Shunt-Widerständen und
- mehreren Teilnehmern, von denen jeder einen Detektor zum Detektieren eines Spannungsabfalls über einem dem Teilnehmer zugeordneten Shunt-Widerstand der Busleitung, einen steuerbaren Schalter zum Aufbau einer Verbindung der Busleitung mit einem Referenzpotential, einer Ansteuereinheit zum Ein- und Ausschalten des Schalters unter anderem auf der Basis des Ausgangssignal des Detektors und einen Adressspeicher aufweist.

[0009] Bei dem erfindungsgemäßen Verfahren wird

- von der Zentralsteuereinheit in einer ersten Phase auf die Busleitung ein Schließsignal zum zeitlich begrenzten Schließen der Schalter sämtlicher Teilnehmer der Gruppe noch nicht adressierter Teilnehmer für eine vorgebbare Einschaltzeitspanne gelegt,
- von der Zentralsteuereinheit in einer zweiten Phase auf die Busleitung ein Spannungsabfallsignal zur Erzeugung von Spannungsabfällen über den Shunt-Widerständen gelegt, wobei
- innerhalb dieser zweiten Phase mit Ausnahme des am weitesten von der Zentralsteuereinheit angeordneten Teilnehmers der Gruppe von noch nicht adressierten Teilnehmern die Detektoren sämtlicher noch nicht adressierter Teilnehmer einen Spannungsabfall detektieren sowie demzufolge die Schalter sämtlicher noch nicht adressierter Teilnehmer geöffnet werden und
- wobei der Detektor des am weitesten von der Zentralsteuereinheit angeordneten Teilnehmers der Gruppe noch nicht adressierter Teilnehmer während der Einschaltzeitspanne keinen Spannungsabfall detektiert und demzufolge der Schalter dieses noch nicht adressierten Teilnehmers bei Ablauf der Einschaltzeitspanne immer noch geschlossen ist und erst nach Ablauf der Einschaltzeitspanne geöffnet wird, und
- von der Zentralsteuereinheit in einer dritten Phase ein Adressdatensignal auf die Busleitung gelegt wird, wobei dieses Adressdatensignal in den Adressspeicher desjenigen Teilnehmers aus der Gruppe noch nicht adressierter Teilnehmer, dessen Schalter auf Grund des Ablaufs der Einschaltzeit in den geöffneten Zustand übergegangen ist, abgelegt wird und dieser Teilnehmer somit adressiert ist.

[0010] Wenn man einmal von dem Fall ausgeht, dass noch kein Teilnehmer adressiert ist, so wird für die Adressierung eines ersten Teilnehmers so verfahren, dass die Zentralsteuereinheit in einer ersten Phase auf die Busleitung ein Schließsignal zum zeitlich begrenzten Schließen der Schalter sämtlicher Teilnehmer für eine Maximal-Einschaltzeitspanne legt. Auf Grund dieses Schließsignals halten also sämtliche Teilnehmer ihre Schalter, über die in jedem Teilnehmer eine Verbindung der Busleitung mit einem Referenzpotential (z. B. Massepotential) hergestellt wird, geschlossen.

[0011] Anschließend wird von der Zentralsteuereinheit in einer zweiten Phase auf die Busleitung ein Spannungsabfallsignal gelegt, bei dem es sich beispielsweise um einen aufgeprägten (Mess-)Strom handelt. Die Schalter der Teilnehmer weisen einen gewissen Ein-Widerstand auf, der relativ klein ist. Auch der Widerstandswert der in die Busleitung geschalteten Shunt-Widerstände ist relativ klein. Das bedeutet, dass sich der Messstrom im zur Zentralsteuereinheit nächst gelegenen Teilnehmer auf dessen Schalter und auf den diesem Teilnehmer zugeordneten Shunt-Widerstand der Busleitung aufteilt. Mit anderen Worten fließt also ein Teil des Messstroms auch über den Shunt-Widerstand, an dem ein Spannungsabfall entsteht, der vom Komparator mit einer Referenzspannung verglichen wird. Übersteigt der Spannungsabfall diese Referenzspannung, so wird der Schalter dieses Teilnehmers geöffnet, und zwar vor Ablauf der Maximal-Einschaltspanne.

[0012] Bei der Erfahrung wird also ganz bewusst davon ausgegangen, dass der Messstrom sowohl über den Schalter als auch über den Shunt-Widerstand des zur Zentralsteuereinheit nächst gelegenen noch nicht adressierten Teilnehmers fließt. Es ist sogar davon auszugehen, dass ein Teil des Messstromes auch durch die Shunt-Widerstände der nächsten Teilnehmer fließt und dort zu noch messbaren Span-

nungsabfällen führt. Diese Spannungsabfälle werden aber sicherlich ab dem dritten oder vierten geschlossenen Shunt-Widerstand der Busleitung derart gering sein, dass man sie qualitativ nicht mehr zuverlässig auswerten kann.

- 5 [0013] Dieser Umstand ist aber bei dem erfundungsgemäßen Adresserverfahren nicht schädlich. Denn in dem Augenblick, in dem der zur Zentralsteuereinheit nächst gelegene Teilnehmer an dem ihm zugeordneten Shunt-Widerstand der Busleitung einen über dem Referenzwert liegenden Spannungsabfall detektiert, wird der Schalter dieses Teilnehmers geöffnet. Damit fließt kein Messstrom mehr über diesen Teilnehmer ab; vielmehr fließt der gesamte Messstrom bis zum zweiten Teilnehmer, also bis zu demjenigen Teilnehmer, der ohne Berücksichtigung des Teilnehmers mit geöffnetem Schalter nunmehr zur Zentralsteuereinheit am nächsten angeordnet ist. Hier kommt es dann zur Aufzweigung des Messstroms in der zuvor beschriebenen Weise und damit zu einer sicheren Detektion eines Spannungsabfalls, der größer ist als der Referenzwert. Demzufolge öffnet auch der Schalter dieses Teilnehmers.
- [0014] In der oben beschriebenen Weise läuft das Verfahren dann automatisch ab, bis nur noch der Schalter des letzten Teilnehmers geschlossen ist. Da hinter diesem letzten Teilnehmer die Busleitung endet, fließt auch kein Strom durch den diesem letzten Teilnehmer zugeordneten Shunt-Widerstand. Mithin detektiert dieser letzte Teilnehmer keinen Spannungsabfall. Damit öffnet sich der Schalter dieses letzten Teilnehmers nicht, so dass er auch noch bei Ablauf der Maximal-Einschaltzeitspanne geschlossen ist.
- 15 [0015] Nach Ablauf der Maximal-Einschaltzeitspanne ist also der Schalter exakt eines Teilnehmers, nämlich des am weitesten von der Zentralsteuereinheit entfernt angeordneten Teilnehmers der Gruppe noch nicht adressierter Teilnehmer noch geschlossen. In einer anschließenden dritten Phase überträgt nun die Zentralsteuereinheit eine Adresse über die Busleitung, die dann dem noch nicht adressierten Teilnehmer mit bei Ablauf der Maximal-Einschaltzeitspanne noch geschlossenem Schalter zugeteilt wird. Dieser Teilnehmer speichert die Adressdaten in seinem Adressspeicher ab und nimmt von da an am weiteren Adressvergabeverfahren nicht mehr teil.
- 20 [0016] Wie man der obigen Beschreibung entnehmen kann, muss dem am Ende der Busleitung angeordneten Teilnehmer des Bussystems nicht notwendigerweise ein Shunt-Widerstand zugeordnet sein. Denn unabhängig davon, ob dieser Shunt-Widerstand vorhanden ist, wird im letzten Teilnehmer kein Spannungsabfall detektiert werden können.
- 25 [0017] Nachdem auf die oben beschriebene Art und Weise ein erster Teilnehmer (nämlich der am weitesten von der Zentralsteuereinheit angeordnete Teilnehmer) adressiert ist, wird mit den übrigen nicht adressierten Teilnehmern in gleicher Weise verfahren. Während eines nächsten Adressvergabezyklus werden also die Schalter sämtlicher noch nicht adressierter Teilnehmer geschlossen, woraufhin die Zentralsteuereinheit wiederum ein Signal zur Erzeugung von Spannungsabfällen über den Shunt-Widerständen auf die Busleitung legt. Da der Schalter des während des ersten Adressvergabezyklus adressierten letzten Teilnehmers nunmehr während der Maximal-Einschaltzeitspanne stets geöffnet ist, wird durch den dem vorletzten Teilnehmer zugeordneten Shunt-Widerstand der Busleitung nicht Strom durchflossen, so dass über ihm auch kein Spannungsabfall zu detektieren ist. Mithin verhält sich der vorletzte Teilnehmer genau so wie ein am Ende der Busleitung angeordneter Teilnehmer.
- 30 [0018] Mit Ausnahme des vorletzten Teilnehmers werden also während der Maximal-Einschaltzeitspanne auf die zuvor beschriebene Art und Weise sämtliche Schalter auf Grund der Detektion eines Spannungsabfalls über den jeweils zugeord-

neten Shunt-Widerständen geöffnet, so dass bei Ablauf der Maximal-Einschaltzeitspanne lediglich noch ein Teilnehmer (in diesem Fall der vorletzte) über einen noch nicht ausgeschalteten Schalter verfügt. Mithin kann die Zentralsteuereinheit nunmehr wiederum diesem Teilnehmer eindeutig eine Adresse zuteilen.

[0018] Auf die oben beschriebene Weise wird nun weiter verfahren, bis auch der letzte Teilnehmer der Gruppe noch nicht adressierter Teilnehmer, d. h. der zur Zentralsteuereinheit nächst gelegene Teilnehmer adressiert ist.

[0019] Zur zeitlichen Optimierung des Adressvergabeverfahrens ist es zweckmäßig, wenn die Maximal-Einschaltzeitspanne von Adresszyklus zur Adresszyklus verkürzt wird. Denn die Zeitdauer, die bei einer großen Zahl noch nicht adressierter Teilnehmer erforderlich ist, um den einen zu adressierenden Teilnehmer (nämlich denjenigen mit bei Ablauf der Maximal-Einschaltzeitspanne noch geschlossenen Schalter) zu bestimmen, ist (wesentlich) größer als beispielsweise in dem Fall, in dem nur noch ein einziger Teilnehmer zu adressieren ist. Mithin kann also auch die Einschaltzeitspanne zur Zeitoptimierung des erfindungsgemäßen Adressierverfahrens zweckmäßigerweise von Teilnehmeradressierung zu Teilnehmeradressierung reduziert werden.

[0020] Die Vorteile des erfindungsgemäßen Verfahrens sind darin zu sehen, dass das bezüglich der Herstellung und der Wartung sowie Reparatur zweckmäßige Gleichteileprinzip genutzt werden kann. Ferner entfällt eine Steckerkodierung mit den dieser inhärenten Nachteile bezüglich der Gefahr des Funktionsausfalls. Schließlich wird die Busleitung nicht aufgetrennt, was Timing-Probleme und das Erfordernis der Verwendung aktiver Bauelemente ausschaltet. Ferner ist ein erfindungsgemäße adressiertes Bussystem jederzeit reinitialisierbar, was service- und diagnosefreundlich ist. Schließlich ist das Bussystem kostengünstig realisierbar, wobei ein Verzicht auf einen nicht flüchtigen Speicher (Adressspeicher) möglich ist, da sich das System bei jedem Power-Up (Einschalten) selbst initialisieren lässt. Eine Selbstinitialisierung der Teilnehmer nach Power-On ist möglich, und zwar ohne Organisation der Teilnehmer durch die Zentralsteuereinheit. Der Vorteil hiervon ist darin zu sehen, dass zur Initialisierung keine Software-Entwicklung notwendig ist.

[0021] Die Integration der Shunt-Widerstände erfolgt zweckmäßigerweise über eine Schneidklemm-Verbindung, über die jeder Teilnehmer die Busleitung doppelt abgreift. Zwischen den beiden Abgriffen der Schneidklemm-Verbindung wird die Busleitung mittels eines Schneidklemm-Werkzeuges gekappt und entweder ein Isolator oder der Shunt-Widerstand eingepresst. Im zuerst genannten Fall befindet sich der Shunt-Widerstand in der Teilnehmereinheit, die über zwei Leitungen mit ihren Nachbar-Teilnehmern verbunden ist. Bei diesem Ausführungsbeispiel erstreckt sich die Busleitung sozusagen durch die Teilnehmer hindurch. Der Widerstand wird dann bei der Herstellung der Schneidklemm-Verbindung direkt in die Busleitung eingepresst, wenn der Teilnehmer über einen Busstecker mit der Busleitung verbunden ist. Die zuvor genannte erste Möglichkeit bietet den Vorteil, den Shunt-Widerstand kostengünstig im ASIC, das unter anderem den Komparator, den Schalter und die Ansteuereinheit für den Schalter beinhaltet, integrieren zu können.

[0022] Bei dem erfindungsgemäßen Verfahren zum Adressieren der Teilnehmer eines Bussystems wird also von jedem Teilnehmer die Busleitung "auf Masse" gelegt, wobei auf Grund des endlichen Widerstandes des den Bus auf Masse legenden Schalters durch einen dem Teilnehmer zugeordneten Shunt-Widerstand der Busleitung noch ein

Strom fließt, der einen Spannungsabfall erzeugt. Wenn der Teilnehmer diesen Spannungsabfall detektiert, schaltet er seinen Schalter aus. Dieser Vorgang spielt sich sequenziell bzw. innerhalb einer Gruppe von Teilnehmern quasi parallel

5 und von Gruppe zu Gruppe sequenziell ab, bis der letzte Teilnehmer erreicht ist. Durch den diesem Teilnehmer zugeordneten Shunt-Widerstand fließt in jedem Fall kein Strom, so dass nach Ablauf einer vorgebbaren Einschaltzeitspanne der Schalter dieses Teilnehmers noch geöffnet ist. Damit ist 10 einer der Teilnehmer aus der Gruppe sämtlicher Teilnehmer spezifiziert, so dass diesem Teilnehmer nunmehr eine Adresse zuteil werden kann. Während weiterer Adressierzyklen wird nun auf die gleiche Weise mit den übrigen Teilnehmern verfahren, wobei der Schalter des bereits adressierten Teilnehmers stets offen bleibt.

[0023] Das erfindungsgemäße Verfahren wurde vorstehend anhand der Realisierung der Detektoren durch Shunt-Widerstände erläutert. Allgemeiner ausgedrückt wird bei dem erfindungsgemäßen Adressvergabeverfahren mit Hilfe

20 von Stromdurchflussdetektoren ermittelt, ob zwischen jeweils benachbarten Teilnehmern ein Stromfluss erfolgt. Wird mittels des Detektors eines Teilnehmers erkannt, dass von diesem Teilnehmer zum nächsten Teilnehmer ein Strom fließt, so wird der zuvor geschlossene Schalter des Teilnehmers,

25 dessen Detektor angesprochen hat, geöffnet. Im Anschluss daran stellt dann der Detektor des nächsten Teilnehmers fest, ob zu dem ihm benachbarten nächsten Teilnehmer ein Strom fließt. Wird auch dies detektiert, so wiederholt sich der zuvor beschriebene Vorgang. Auf diese Art und

30 Weise öffnen sich also die Schalter sämtlicher Teilnehmer bis auf den des letzten Teilnehmers, da hinter diesem letzten Teilnehmer kein weiterer Teilnehmer angeordnet ist und demzufolge auch kein Stromfluss detektiert werden kann. Somit ist dieser letzte Teilnehmer individualisiert bestimmbar,

35 so dass eine nunmehr auf den Bus gelegte Adresse diesem letzten Teilnehmer zugeordnet werden kann. Im folgenden Adressvergabezyklus bleibt der Schalter dieses Teilnehmers geöffnet, so dass sich nun der vorletzte Teilnehmer schaltungstechnisch so wie der letzte Teilnehmer beim ersten Adressvergabezyklus verhält. Dieses Verfahren wird fortgesetzt, bis sämtliche Teilnehmer adressiert sind.

[0024] Mit anderen Worten wird also mit der Erfindung ein Verfahren zum Adressieren der Teilnehmer eines Bussystems vorgeschlagen, wobei das Bussystem versehen ist mit

45
50
55
60
65

- einer Zentralsteuereinheit,
- einer von der Zentralsteuereinheit ausgehenden Busleitung und
- mehreren mit der Busleitung verbundenen Teilnehmern, von denen jeder einen Detektor zum Detektieren eines Stromflusses zwischen diesem Teilnehmer und einem zu diesem nächst benachbarten sowie weiter von der Zentraleinheit beabstandeten Teilnehmer, einen steuerbaren Schalter zum Aufbau einer Verbindung der Busleitung mit einem Referenzpotential, einer Ansteuereinheit zum Ein- und Ausschalten des Schalters unter anderem auf der Basis des Ausgangssignal des Detektors und einen Adressspeicher aufweist,

und wobei bei dem Verfahren

- von der Zentralsteuereinheit in einer ersten Phase auf die Busleitung ein Schließsignal zum zeitlich begrenzten Schließen der Schalter sämtlicher Teilnehmer der Gruppe noch nicht adressierter Teilnehmer für eine vorgebbare Einschaltzeitspanne gelegt wird,
- in einer zweiten Phase durch die Detektoren ermittelt wird, ob zwischen jeweils benachbarten Teilneh-

mern ein Strom fließt oder nicht, wobei

- innerhalb dieser zweiten Phase mit Ausnahme des am weitesten von der Zentralsteuereinheit angeordneten Teilnehmer der Gruppe von noch nicht adressierten Teilnehmern die Detektoren sämtlicher noch nicht adressierter Teilnehmer einen Stromfluss zum jeweils weiter von der Zentralsteuereinheit angeordneten, nächst benachbarten Teilnehmer detektieren, sowie demzufolge die Schalter sämtlicher noch nicht adressierter Teilnehmer geöffnet werden und
- wobei der Detektor des am weitesten von der Zentralsteuereinheit angeordneten Teilnehmers der Gruppe noch nicht adressierter Teilnehmer während der Einschaltzeitspanne einen Stromfluss zu einem weiter von der Zentralsteuereinheit angeordneten, nächst benachbarten Teilnehmer nicht detektiert und demzufolge der Schalter dieses noch nicht adressierten Teilnehmers bei Ablauf der Einschaltzeitspanne immer noch geschlossen ist und erst nach Ablauf der Einschaltzeitspanne geöffnet wird, und
- von der Zentralsteuereinheit in einer dritten Phase ein Adressdatensignal auf die Busleitung gelegt wird, wobei dieses Adressdatensignal in den Adressspeicher desjenigen Teilnehmers aus der Gruppe noch nicht adressierter Teilnehmer, dessen Schalter auf Grund des Ablaufs der Einschaltzeit in den geöffneten Zustand übergegangen ist, abgelegt wird und dieser Teilnehmer somit adressiert ist.

[0025] Die Detektoren können in der Busleitung in Reihe geschaltet sein, wobei die zum Referenzpotential führende und mit dem Schalter versehene Verbindungsleitung eines jeden Teilnehmers von der Zentralsteuereinheit aus betrachtet vor dem Detektor des betreffenden Teilnehmers mit der Busleitung verbunden ist.

[0026] Alternativ zu diesem Buskonzept kann in jeder von der Busleitung abzweigenden und mit dem Schalter versehenen sowie zum Referenzpotential führenden Abzweigleitung ein Detektor und ein Schalter angeordnet sein. Der Detektor und der Schalter sind dabei zwei unterschiedlichen benachbarten Teilnehmern zugeordnet, wobei der Schalter dem bezogen auf die Zentraleinheit weiter entfernt angeordnet der beiden Teilnehmer zugeordnet ist. Über diese Verbindungsleitung fließt dann also bei geschlossenem Schalter ein Strom, der demzufolge von dem näher zur Zentralsteuereinheit angeordneten der beiden Teilnehmer detektiert wird. Auf diese Weise wird ebenfalls nach dem zuvor beschriebenen Schema die Adressvergabe durchgeführt.

[0027] Für die Realisierung der Detektoren ist letztendlich jedes Konzept denkbar, das zu einer Stromdetektion führt. Beispielsweise wird zur Stromdetektion ein Shunt-Widerstand eingesetzt, dessen Spannungsabfall in einem Komparator mit einem Referenzwert verglichen wird. Ist der Spannungsabfall größer als der Referenzwert, so wird Stromfluss angezeigt. Sollte der Spannungsabfall kleiner als der Referenzwert sein, so wird dies als Nichtstromfluss gewertet. Vor dem Vergleich im Komparator kann der gemessene Spannungsabfall noch mittels eines Verstärkers verstärkt werden. Schließlich ist es auch möglich, dem Shunt-Widerstand einen Analog/Digital-Wandler nachzuschalten. In diesem Fall handelt es sich bei dem Komparator um einen Digital-Komparator, der auch softwaremäßig realisiert sein kann.

[0028] Das erfindungsgemäße Adressvergabeverfahren kann in gleicher Weise auch bei Bussystemen eingesetzt werden, die keine Zentralsteuereinheit im zuvor genannten Sinne aufweisen. Bei derartigen Bussystemen wird ein Verfahren zum Adressieren der Teilnehmer des Bussystems vorgeschlagen, das versehen ist mit

- einer Busleitung,
- mehreren mit der Busleitung verbundenen Teilnehmern, von denen jeder einen Detektor zum Detektieren eines Stromflusses zwischen diesem Teilnehmer und den zu diesen nächst benachbarten Teilnehmer, einen steuerbaren Schalter zum Aufbau einer Verbindung der Busleitung mit einem Referenzpotential, einer Ansteuereinheit zum Ein- und Ausschalten des Schalters unter anderem auf der Basis des Ausgangssignals des Detektors und einen Adressspeicher aufweist, und wobei bei dem Verfahren
- die Ansteuereinheiten sämtlicher Teilnehmer der Gruppe noch nicht adressierter Teilnehmer die Schalter für eine vorgebbare Einschaltzeitspanne einschalten,
- innerhalb der Einschaltzeitspanne die Schalter derjenigen Teilnehmer geöffnet werden, deren Detektoren einen Stromfluss zu dem jeweils benachbarten Teilnehmer detektieren,
- wobei der Schalter einer der Teilnehmer bei Ablauf der Einschaltzeitspanne noch geöffnet ist und
- wobei in dem Adressspeicher dieses Teilnehmers eine Adresse abgelegt wird und dieser Teilnehmer somit adressiert ist.

[0029] Bei dieser Variante der Erfindung überführen die Ansteuereinheiten sämtlicher Teilnehmer die diesen zugeordneten Schalter in den Ein-Zustand, in dem sie maximal für die Dauer der Einschaltzeitspanne verbleiben. So lange nicht sämtliche Schalter geschlossen sind, wird dies von den

Teilnehmern an dem auf den Bus geführten Potenzial erkannt. Erst wenn die Schalter sämtlicher Teilnehmer geschlossen sind, führt der Bus das Referenzpotential. Nun detektieren die Teilnehmer, ob zwischen jeweils benachbarten Teilnehmern ein Stromfluss existiert. Ist dies der Fall, so öffnen sich die jeweiligen Schalter, wie oben beschrieben ist.

Wiederum derjenige Teilnehmer, der am Ende der Busleitung angeschlossen ist, wird keinen Stromdurchfluss detektieren, da hinter diesem Teilnehmer kein weiterer Teilnehmer existiert. Demzufolge ist der Schalter dieses Teilnehmers bei Ablauf der Einschaltzeitspanne noch geschlossen. Dieser Teilnehmer weist nun sozusagen selbst eine Adresse zu, wobei den übrigen Teilnehmern mitgeteilt wird, dass diese Adresse für den zuvor spezifizierten Teilnehmer vergeben wurde.

[0030] Das zuvor beschriebene Prozedere wiederholt sich, wobei der Schalter eines adressierten Teilnehmers geöffnet bleibt. Auf diese Weise lassen sich wiederum ohne Zentralsteuereinheit sämtliche Teilnehmer des Bussystems adressieren, was die Teilnehmer sozusagen von sich aus durchführen.

[0031] Zweckmäßigerweise kann diese Art der Adressvergabe bei Bussystemen mit ein oder mehreren Steuereinheiten auf Initiative mindestens einer dieser Zentralsteuereinheit erfolgen.

[0032] Zur Synchronisation der in jedem Teilnehmer ablaufenden Zeitsteuerung, die mit dem Schließen der Schalter für maximal die Dauer der Einschaltzeitspanne beginnt, kann zweckmäßigerweise derart verfahren werden, dass auf ein Ereignis hin, das eine neue Autoadressierung erforderlich macht (z. B. Power-Up-Signal), zunächst innerhalb einer vorgebbaren Zeitspanne die Schalter sämtlicher Teilnehmer geschlossen werden. Da das Power-Up-Verhalten der einzelnen Teilnehmer zeitlich stark differieren kann, muss diese Zeitspanne so gewählt werden, dass zuverlässig sämtliche Schalter geschlossen sind. Nach Ablauf dieser Zeitspanne, was in jedem Teilnehmer überwacht wird, öffnen die Schalter der einzelnen Teilnehmer wieder. Anhand des auf der Busleitung liegenden Potentials kann ermittelt wer-

den, wann der letzte Schalter geöffnet wird; denn erst dann weist die Busleitung nicht mehr das Referenzpotential auf, mit dem die Busleitung dann, wenn ein oder mehrere Schalter geschlossen sind, verbunden ist. Der Zeitpunkt des Öffnens des letzten Schalters ist dann der Ausgangszeitpunkt für die Adressvergabe, die dann, wie oben beschrieben, abläuft.

[0033] Die Erfindung wird nachfolgend anhand eines in der Zeichnung dargestellten Ausführungsbeispiels näher erläutert. Im einzelnen zeigen:

[0034] Fig. 1 schematisch den Aufbau eines erfundungsgemäß automatisch adressierbaren Bussystems,

[0035] Fig. 2 bis 12 die Schaltzustände der Schalter der einzelnen Teilnehmer des Bussystems zur verschiedenen Zeitpunkten der Adressierung und

[0036] Fig. 13 schematisch den Aufbau eines anderen erfundungsgemäß automatisch adressierbaren Bussystems.

[0037] Fig. 1 zeigt stark vereinfacht den Aufbau eines Bussystems, das neun Teilnehmer 1 bis 9 aufweist (in Fig. 1 sind nur drei dieser Teilnehmer gezeigt), die über eine Busleitung 12 mit einer Zentralsteuereinheit 14 verbunden sind. In der Busleitung 12 befinden sich mehrere Shunt-Widerstände 16, die in Reihe geschaltet sind. Die Teilnehmer 1 bis 9 sind vor und hinter jedem Shunt-Widerstand 16 mit der Busleitung 12 verbunden. Jeder Teilnehmer 1 bis 9 weist einen Komparator 18 auf, der den Spannungsabfall U_S über dem Shunt-Widerstand 16, gegebenenfalls mittels eines Verstärkers 20 verstärkt, mit einer Referenzspannung V_{ref} vergleicht. Der Verstärker 20 und der Komparator 18 stellen einen Detektor 22 dar, der einen relevanten Spannungsabfall über einem Shunt-Widerstand 16 und damit erkennt, ob durch die Busleitung 12 Strom von einem der Teilnehmer 1 bis 9 zu demjenigen benachbarten Teilnehmer fließt, der von der Zentralsteuereinheit 14 weiter beabstandet ist. Das Ausgangssignal des Komparators 18 wird auf eine Ansteuereinheit 24 gegeben, die einen elektronischen Schalter 26 steuert, der die vor dem zugehörigen Shunt-Widerstand gelegenen Busleitungsabgriffe 28 des Teilnehmers mit Massepotential verbindet. Die Art der Verbindung mit Massepotential ist in Fig. 1 stark vereinfacht und schematisiert dargestellt und erfolgt in der Praxis über gegebenenfalls weitere hier nicht dargestellte Komponenten der Teilnehmer 1 bis 9 bzw. der Zentralsteuereinheit 14.

[0038] Für die Adressierung entscheidend ist die Steuerung der Schalter 26 der Teilnehmer 1 bis 9. Diese Schalter 26 werden zum einen in Abhängigkeit von der Ausgangssignale der Komparatoren 18 und zum anderen in Abhängigkeit von einem Steuerbefehl der Zentralsteuereinheit 14 sowie zeitgesteuert nach Ablauf eines Einschaltzeitspanne ein- bzw. aus-, umgeschaltet. Für die weiteren Betrachtungen betreffend den Ablauf des Adressierverfahrens sei auf die nochmals gegenüber Fig. 1 vereinfachten Darstellungen in den Fig. 2 bis 12 verwiesen, in denen die einzelnen Teilnehmer 1 bis 9 lediglich noch durch ihre Schalter und insbesondere durch die Stellung (Ein- oder Aus-Zustand) ihrer Schalter symbolisiert sind.

[0039] Ausgangspunkt der Adressierung ist, dass die Schalter 26 sämtlicher Teilnehmer 1 bis 9 ausgeschaltet sind, wie es in Fig. 2 gezeigt ist. Sämtliche Teilnehmer 1 bis 9 sind bisher noch nicht adressiert.

[0040] In einer ersten Phase der Selbstdressierung sendet die Zentralsteuereinheit 14 an sämtliche Teilnehmer 1 bis 9 ein Signal zum Einschalten der Schalter 26 aus. Daraufhin bleiben die Schalter 26 längstensfalls für eine Zeitspanne T eingeschaltet, und zwar zeitgesteuert durch die Ansteuereinheiten 24 der einzelnen Teilnehmer 1 bis 9. Die Situation, in der sämtliche Schalter 26 eingeschaltet sind, ist in Fig. 3 gezeigt.

[0041] Anschließend wird die Busleitung 12 von der Zentralsteuereinheit 14 mit einem Stromsignal beaufschlagt. Da die Schalter 26 einen endlichen Ein-Widerstand aufweisen, verzweigt sich der Strom an den Verbindungsstellen zwischen der Busleitung 12 und den Busleitungsabgriffen 28, wie in Fig. 3 durch die Pfeile gezeigt.

[0042] Insbesondere fließt also durch den Shunt-Widerstand 16 desjenigen Teilnehmers, der am nächsten zur Zentralsteuereinheit 14 angeordnet ist (im Ausführungsbeispiel ist dies der Teilnehmer 1), ein Strom, der zu einem detektierbaren Spannungsabfall U_S führt, welcher größer ist als der Referenzwert. Auch durch den Shunt-Widerstand 16 des von der Zentralsteuereinheit 14 aus betrachtet zweiten Teilnehmers 2 fließt ein Strom, der (noch) zu einem messbaren Spannungsabfall führt, der größer ist als der Referenzwert.

[0043] Unabhängig davon, ob bei geschlossenem Schalter 26 des Teilnehmers 1 durch den dem zweiten Teilnehmer 2 zugeordneten Shunt-Widerstand 16 noch ein zu einem messbaren Spannungsabfall führender Strom fließt, geschieht dies in jedem Fall dann, wenn der Schalter 26 des Teilnehmers 1 geöffnet wird. Das Öffnungssignal erhält der Schalter 26 des ersten Teilnehmers 1 von seiner Ansteuereinheit 24, die diese auf das Ausgangssignal des Komparators 18 hin ausgibt. Dieses Ausgangssignal besagt nämlich, dass ein relevanter Spannungsabfall an dem dem ersten Teilnehmer 1 zugeordneten Shunt-Widerstand 16 gemessen wurde, also ein Spannungsabfall gemessen wurde, der größer als der Referenzwert ist. In einem solchen Fall öffnet der Schalter 26 des entsprechenden Teilnehmers (in diesem Fall des Teilnehmers 1).

[0044] Kurz nach Beginn des Einspeisens des Stromsignals (zum Zeitpunkt $t_1 < T$) in die Busleitung 12 wird also der Schalter 26 des der Zentralsteuereinheit 14 nächst angeordneten Teilnehmers 1 öffnen. Diese Situation ist in Fig. 4 gezeigt.

[0045] Sollte nicht schon bei geschlossenem Schalter 26 des ersten Teilnehmers 1 durch den dem zweiten Teilnehmer 2 zugeordneten Shunt-Widerstand ausreichend Strom geflossen sein, so dass ein relevanter Spannungsabfall detektierbar ist, so erfolgt dies spätestens bei ausgeschaltetem Schalter 26 des ersten Teilnehmers 1. Der soeben geschilderte Mechanismus und Steuerungsabfall wiederholt sich nun für den zweiten Teilnehmer 2, so dass zum Zeitpunkt $t_2 < T$ auch dessen Schalter 26 öffnet, wie es in Fig. 5 gezeigt ist.

[0046] In der Praxis wird es wohl so sein, dass auf Grund der Ein-Widerstände der Schalter 26 die durch mehrere (im Ausführungsbeispiel drei) aufeinanderfolgende Shunt-Widerstände fließende Teilströme jeweils einen relevanten Spannungsabfall erzeugen, der in den jeweils aufeinander folgenden Teilnehmern zum Öffnen der Schalter 26 führt.

[0047] Auf die oben beschriebene Art und Weise zum Zeitpunkt $t_3 < T$ (siehe Fig. 6) sind also dann mindestens die Schalter 26 der ersten drei Teilnehmer 1 bis 3 (von der Zentralsteuereinheit 14 aus betrachtet) eingeschaltet. Zusätzlich sind auch die Schalter 26 der nächstfolgenden Teilnehmer 4 bis 6 geöffnet, was jedoch von den oben genannten Randbedingungen abhängig ist (insbesondere Größe der Ein-Widerstände der Schalter 26).

[0048] Auf die zuvor beschriebene Weise öffnen schließlich die Schalter 26 sämtlicher Teilnehmer mit Ausnahme des letzten Teilnehmers 9. Dieser letzte Teilnehmer 9 wird nämlich in keinem Fall einen Spannungsabfall detektieren, da der ihm zugeordnete Shunt-Widerstand, weil am Ende der Busleitung 12 gelegen, nicht stromdurchflossen ist. So gesehen könnte man beim letzten Teilnehmer 9 auf den Shunt-Widerstand auch gänzlich verzichten.

[0049] Da dieser letzte Teilnehmer 9 keinen Spannungs-

abfall detektiert, wird sich auch sein Schalter 26 nach Ablauf der Zeitspanne zum Zeitpunkt $t_4 > T$ noch im geschlossenen Zustand befinden, während alle anderen Schalter bereits geöffnet sind. Damit ist eine eindeutige Spezifizierung einer der Teilnehmer 1 bis 9 gegeben, so dass eine nunmehr von der Zentralsteuereinheit 14 auf die Busleitung 12 gelegte Adresse von einem der Teilnehmer, nämlich in diesem Fall dem Teilnehmer 9, d. h. dem Teilnehmer, dessen Schalter innerhalb der Einschaltzeitspanne T nicht auf Grund der Detektion eines Spannungsabfalls über einem Shunt-Widerstand geöffnet wurde, als seine Adresse übernommen wird. Diese Adresse wird in einem (in den Figuren nicht dargestellten) Adressspeicher des Teilnehmers 9 abgespeichert, der als Teil der Ansteuereinheit realisiert ist.

[0050] Auf die obige Art und Weise ist somit der erste Teilnehmer adressiert. Die Adressierung erfolgt von der Zentralsteuereinheit 14 aus betrachtet mit dem am entferntesten gelegenen noch nicht adressierten Teilnehmer (Teilnehmer 9 in diesem Ausführungsbeispiel und zu Beginn des Adressiervorgangs).

[0051] In einem zweiten Adressierzyklus wird nun der zweite Teilnehmer aus der Gruppe der noch nicht adressierten Teilnehmer 1 bis 8 adressiert. Die einzelnen Phasen dieses zweiten Adressierzyklus sind in den Fig. 8 bis 12 gezeigt und entsprechen im wesentlichen den einzelnen Phasen des ersten Adressierzyklus.

[0052] Innerhalb der Einschaltzeitspanne T öffnen die Teilnehmer 1 bis 7 ihre Schalter 26, da sie seriell oder gruppenweise gleichzeitig und seriell von Gruppe zu Gruppe einen relevanten Spannungsabfall über den ihnen zugeordneten Shunt-Widerständen 16 der Busleitung 12 detektieren. Der bereits adressierte Teilnehmer 9 ist in diesem Adressierzyklus nicht beteiligt, weshalb sein Schalter 26 stets offen ist, d. h. auch zu Beginn des Adressierzyklus nicht geschlossen wird. Damit verhält sich der vorletzte Teilnehmer 8 schaltungstechnisch so wie der physikalisch letzte Teilnehmer 9 während des ersten Adressierzyklus. Insbesondere detektiert der Teilnehmer 8 (der am weitesten von der Zentralsteuereinheit 14 entfernt angeordnete Teilnehmer) keinen Spannungsabfall über dem ihm zugeordneten Shunt-Widerstand 16, denn auf Grund des geöffneten Schalters 26 des letzten Teilnehmers 9 fließt durch den Shunt-Widerstand 16 des Teilnehmers 8 kein Strom. Somit ist also nach Ablauf der Einschaltzeit T der Teilnehmer 8 der einzige Teilnehmer, dessen Schalter 26 noch geschlossen ist. Eine nunmehr auf die Leitung 12 gelegte Adresse wird diesem Teilnehmer 8 zugeteilt, der sie in seinem Adressspeicher abspeichert.

[0053] Auf die zuvor beschriebene Weise wird nun während mehrerer Adressierzyklen mit jedem Teilnehmer verfahren, bis sämtliche Teilnehmer 1 bis 9 adressiert sind. Zu beachten ist, dass die Einschaltzeit T von Adressierzyklus zu Adressierzyklus variabel sein kann und verkürzt wird, um das Adressierverfahren zeitoptimal auszustalten.

[0054] Den Aufbau eines alternativen Bussystems 10', das sich ebenso wie das Bussystem 10 gemäß Fig. 1 erfindungsgemäß automatisch adressieren lässt, zeigt schematisch Fig. 13. In dieser Fig. 13 sind funktionsgleiche Elemente mit den gleichen Bezeichnungen wie in Fig. 1 gekennzeichnet.

[0055] Der Unterschied der beiden Bussysteme 10 und 10' besteht darin, dass beim Bussystem 10' die Shunt-Widerstände 16 untereinander parallel geschaltet sind, und zwar in die Busleitungsabgriffleitungen 28, in denen auch die Schalter 26 angeordnet sind. In der Leitung 28 des zur Zentralsteuereinheit 14 nächst benachbarten Teilnehmers 1 ist kein Shunt-Widerstand 16 angeordnet. Ferner sind der Shunt-Widerstand 16 und der Schalter 26 einer Leitung 28 unterschiedlichen Teilnehmern zugeordnet. So ist der Shunt-Widerstand 16 dem einen dieser beiden Teilnehmer zugeord-

net, während der Schalter 26 dem von der Zentralsteuereinheit 14 weiter weg angeordneten Teilnehmer dieser beiden Teilnehmer zugeordnet ist.

[0056] Auch bei dem Bussystem 10' geht es letztendlich darum, bei geschlossenen Schaltern 26 einen Stromfluss von einem Teilnehmer zum benachbarten Teilnehmer, der von der Zentralsteuereinheit 14 jedoch weiter weg angeordnet ist, zu detektieren. Sind nämlich in der ersten Phase der Adressvergabepräzedenz sämtliche Schalter 26 des Bussystems 10' gemäß Fig. 13 geschlossen, so fließt auf Grund des endlichen Widerstandes der Schalter 26 im Ein-Zustand durch die Shunt-Widerstände 16 jeweils noch ein Strom. Der durch den dem Teilnehmer 1 zugeordneten Shunt-Widerstand 16 fließende Strom fließt zum Schalter 26 des Teilnehmers 2. Dieser Stromdurchfluss wird von dem Detektor 22 des Teilnehmers 1 erkannt, woraufhin dieser seinen Schalter 26 öffnet.

[0057] Auf gleiche Weise detektiert der Detektor 22 des Teilnehmers 2 einen Stromfluss zum (in Fig. 13 nicht gezeigten) Teilnehmer 3, d. h. dem Teilnehmer, der von der Zentralsteuereinheit 14 aus betrachtet hinter dem Teilnehmer 2 angeordnet ist. Damit öffnet auch der Schalter 26 des Teilnehmers 2.

[0058] Auf diese Art und Weise öffnen zeitgleich oder sequentiell sämtliche Schalter 26, mit Ausnahme jedoch des Schalters 26 des letzten Teilnehmers 9, da dessen Detektor 22 keinen Stromfluss wird detektieren können. Mithin ist also nach dem ersten Adressvergabezyklus der Teilnehmer 9 spezifiziert und kann adressiert werden. Im nächsten Adressvergabezyklus bleibt der Schalter 26 des Teilnehmers 9 stets geöffnet, so dass sich der von der Zentralsteuereinheit 14 aus betrachtet vor dem Teilnehmer 9 befindliche Teilnehmer (Teilnehmer 8 – in Fig. 13 nicht dargestellt) schaltungstechnisch wie der am Ende der Busleitung 10 befindliche letzte Teilnehmer verhält. Somit lässt sich in mehreren Adressvergabezyklen jeder Teilnehmer spezifizieren und adressieren.

Patentansprüche

1. Verfahren zum Adressieren der Teilnehmer eines Bussystems, das versehen ist mit einer Zentralsteuereinheit (14), einer von der Zentralsteuereinheit (14) ausgehenden Busleitung (12) und mehreren mit der Busleitung (12) verbundenen Teilnehmern (1 bis 9), von denen jeder einen Detektor (22) zum Detektieren eines Stromflusses zwischen diesem Teilnehmer (1 bis 9) und einem zu diesem nächst benachbarten sowie weiter von der Zentraleinheit (14) beabstandeten Teilnehmer (1 bis 9), einen steuerbaren Schalter (26) zum Aufbau einer Verbindung der Busleitung (12) mit einem Referenzpotential, einer Ansteuereinheit (24) zum Ein- und Ausschalten des Schalters (26) unter anderem auf der Basis des Ausgangssignal des Detektors (22) und einen Adressspeicher aufweist, wobei bei dem Verfahren von der Zentralsteuereinheit (14) in einer ersten Phase auf die Busleitung (12) ein Schließen signal zum zeitlich begrenzten Schließen der Schalter (26) sämtlicher Teilnehmer (1 bis 9) der Gruppe noch nicht adressierter Teilnehmer (1 bis 9) für eine vorgebbare Einschaltzeitspanne (T) gelegt wird, in einer zweiten Phase durch die Detektoren (22) ermittelt wird, ob zwischen jeweils benachbarten Teilnehmern (1 bis 9) ein Strom fließt oder nicht, wobei innerhalb dieser zweiten Phase mit Ausnahme des am weitesten von der Zentralsteuereinheit (14) angeordne-

ten Teilnehmer (9) der Gruppe von noch nicht adressierten Teilnehmern (1 bis 9) die Detektoren (22) sämtlicher noch nicht adressierter Teilnehmer (1 bis 9) einen Stromfluss zum jeweils weiter von der Zentralsteuereinheit (14) angeordneten, nächst benachbarten Teilnehmer (1 bis 9) detektieren, sowie demzufolge die Schalter (26) sämtlicher noch nicht adressierter Teilnehmer (1 bis 9) geöffnet werden und wobei der Detektor (22) des am weitesten von der Zentralsteuereinheit (14) angeordneten Teilnehmers (9) der Gruppe noch nicht adressierter Teilnehmer (1 bis 9) während der Einschaltzeitspanne (T) einen Stromfluss zu einem weiter von der Zentralsteuereinheit (14) angeordneten, nächst benachbarten Teilnehmer (1 bis 9) nicht detektiert und demzufolge der Schalter (26) dieses noch nicht adressierten Teilnehmers (9) bei Ablauf der Einschaltzeitspanne (T) immer noch geschlossen ist und erst nach Ablauf der Einschaltzeitspanne (T) geöffnet wird, und von der Zentralsteuereinheit (14) in einer dritten Phase ein Adressdatensignal auf die Busleitung (12) gelegt wird, wobei dieses Adressdatensignal in den Adressspeicher desjenigen Teilnehmers (9) aus der Gruppe noch nicht adressierter Teilnehmer (1 bis 9), dessen Schalter (26) auf Grund des Ablaufs der Einschaltzeit (T) in den geöffneten Zustand übergegangen ist, abgelegt wird und dieser Teilnehmer (9) somit adressiert ist.

2. Verfahren nach Anspruch 1, dadurch gekennzeichnet, dass für sämtliche Teilnehmer (1 bis 9) der Gruppe noch nicht adressierter Teilnehmer (1 bis 9) die Adressierung in mehreren Adresszyklen erfolgt.

3. Verfahren nach Anspruch 2, dadurch gekennzeichnet, dass die Einschaltzeitdauer (T) von Adresszyklus zu Adresszyklus verringert wird.

4. Verfahren zum Adressieren der Teilnehmer eines Bussystems, das versehen ist mit einer Busleitung (12), mehreren mit der Busleitung (12) verbundenen Teilnehmern (1 bis 9), von denen jeder einen Detektor (22) zum Detektieren eines Stromflusses zwischen diesem Teilnehmer (1 bis 9) und den zu diesen nächst benachbarten Teilnehmer (1 bis 9), einen steuerbaren Schalter (26) zum Aufbau einer Verbindung der Busleitung (12) mit einem Referenzpotential, einer Ansteuereinheit (24) zum Ein- und Ausschalten des Schalters (26) unter anderem auf der Basis des Ausgangssignals des Detektors (22) und einen Adressspeicher aufweist, wobei bei dem Verfahren die Ansteuereinheiten (24) sämtlicher Teilnehmer (1 bis 9) der Gruppe noch nicht adressierter Teilnehmer (1 bis 9) die Schalter (26) für eine vorgebbare Einschaltzeitspanne (T) einschalten, innerhalb der Einschaltzeitspanne (T) die Schalter (26) derjenigen Teilnehmer (1 bis 9) geöffnet werden, deren Detektoren (22) einen Stromfluss zu dem jeweils benachbarten Teilnehmer (1 bis 9) detektieren, wobei der Schalter (26) einer der Teilnehmer (1 bis 9) bei Ablauf der Einschaltzeitspanne (T) noch geöffnet ist und wobei in dem Adressspeicher dieses Teilnehmers (1 bis 9) eine Adresse abgelegt wird und dieser Teilnehmer (1 bis 9) somit adressiert ist.

5. Verfahren nach Anspruch 4, dadurch gekennzeichnet, dass mit der Busleitung (12) ein oder mehrere Steuereinheiten (14) verbunden sind und dass mindestens eine dieser Steuereinheiten (14) das Schließen der Schalter (26) sämtlicher Teilnehmer (1 bis 9) der Gruppe noch nicht adressierter Teilnehmer (1 bis 9) ini-

- tiert.
6. Verfahren nach Anspruch 4 oder 5, dadurch gekennzeichnet, dass die Ansteuereinheiten (24) sämtlicher Teilnehmer (1 bis 9) zur Synchronisation des Schließens der Schalter (26) für die Dauer der Einschaltzeitspanne (T) die Schalter (26) sämtlicher Teilnehmer (1 bis 9) innerhalb einer vorgebbaren Zeitspanne schließen und anschließend wieder öffnen, wobei das Öffnen des letzten Schalters (26) erkannt wird und dieser Zeitpunkt der Ausgangszeitpunkt für die Adressvergabe ist.
7. Verfahren nach einem der Ansprüche 1 bis 6, dadurch gekennzeichnet, dass die Detektoren (22) in Reihe in der Busleitung (12) geschaltet sind und dass der Schalter (26) eines jeden Teilnehmers (1 bis 9) in einer Verbindungsleitung (28) angeordnet ist, die von der Zentralsteuereinheit (14) aus betrachtet vor dem Detektor (22) dieses Teilnehmers (1 bis 9) von der Busleitung (12) abzweigt.
8. Verfahren nach einem der Ansprüche 1 bis 6, dadurch gekennzeichnet, dass die Detektoren (22) und die Schalter (26) seriell in von der Busleitung (12) abzweigenden Verbindungsleitungen (28) angeordnet sind und dass pro Verbindungsleitung der Detektor (22) und der Schalter (26) jeweils zweier benachbarter Teilnehmer (1 bis 9) angeordnet sind, wobei der Detektor (22) zu einem Teilnehmer (1 bis 9) und der Schalter zu dem von der Zentralsteuereinheit (14) weiter entfernt angeordneten Teilnehmer (1 bis 9) gehört.
9. Verfahren nach einem der Ansprüche 1 bis 8, dadurch gekennzeichnet, dass der am weitesten von der Zentralsteuereinheit (14) entfernt an der Busleitung (12) angeschlossene Teilnehmer (9) keinen Detektor aufweist.
10. Verfahren nach einem der Ansprüche 1 bis 9, dadurch gekennzeichnet, dass jeder Detektor einen Shunt-Widerstand (16) und einen Komparator (18) zum Vergleich des Spannungsabfalls (U_S) über den Shunt-Widerstand mit einem Referenzwert (V_{ref}) aufweist.
11. Verfahren nach Anspruch 10, dadurch gekennzeichnet, dass dem Komparator (18) ein Vorverstärker (20) zum Verstärken des Spannungsabfalls (U_S) vorgeschaltet ist.
12. Verfahren nach Anspruch 10 oder 11, dadurch gekennzeichnet, dass dem Shunt-Widerstand (16) ein Analog/Digital-Wandler nachgeschaltet ist.
13. Verfahren nach Anspruch 12, dadurch gekennzeichnet, dass der Komparator ein Digital-Komparator ist.

Hierzu 7 Seite(n) Zeichnungen

- Leerseite -

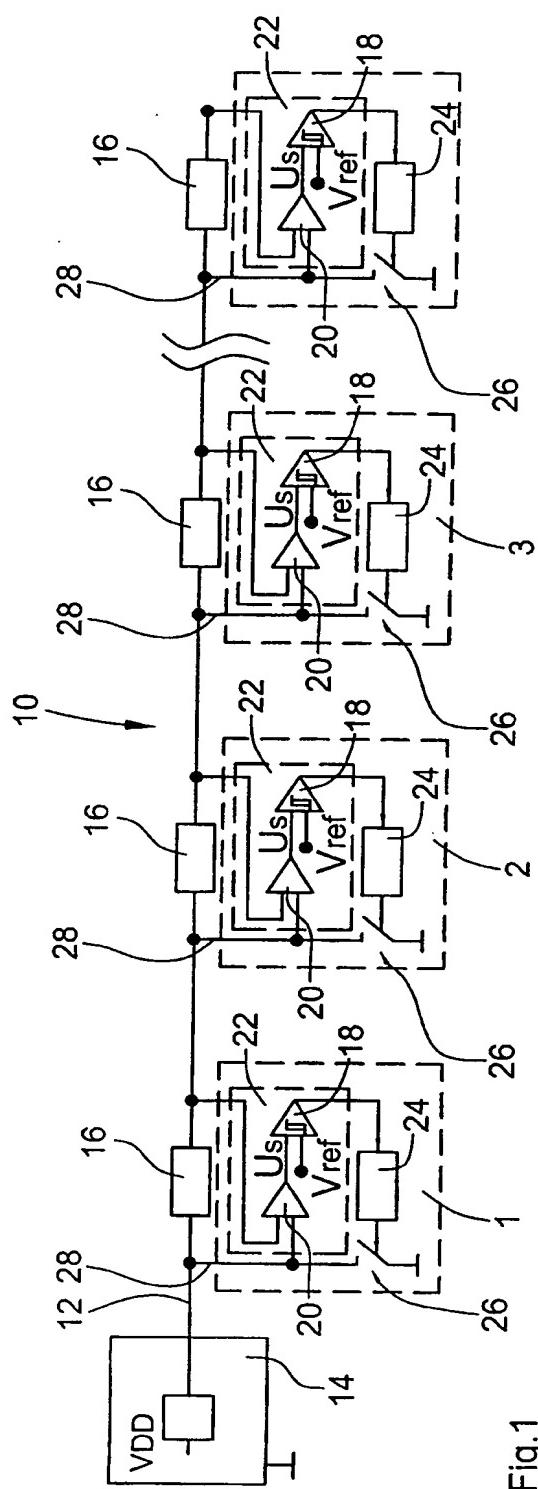


Fig.1

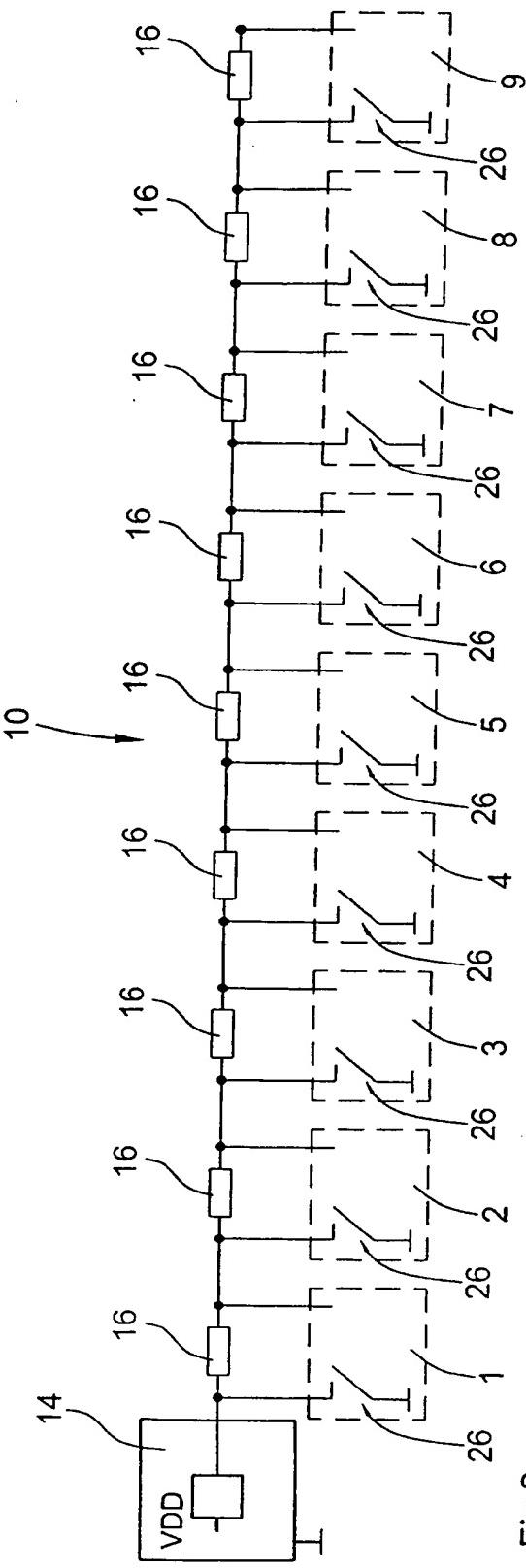
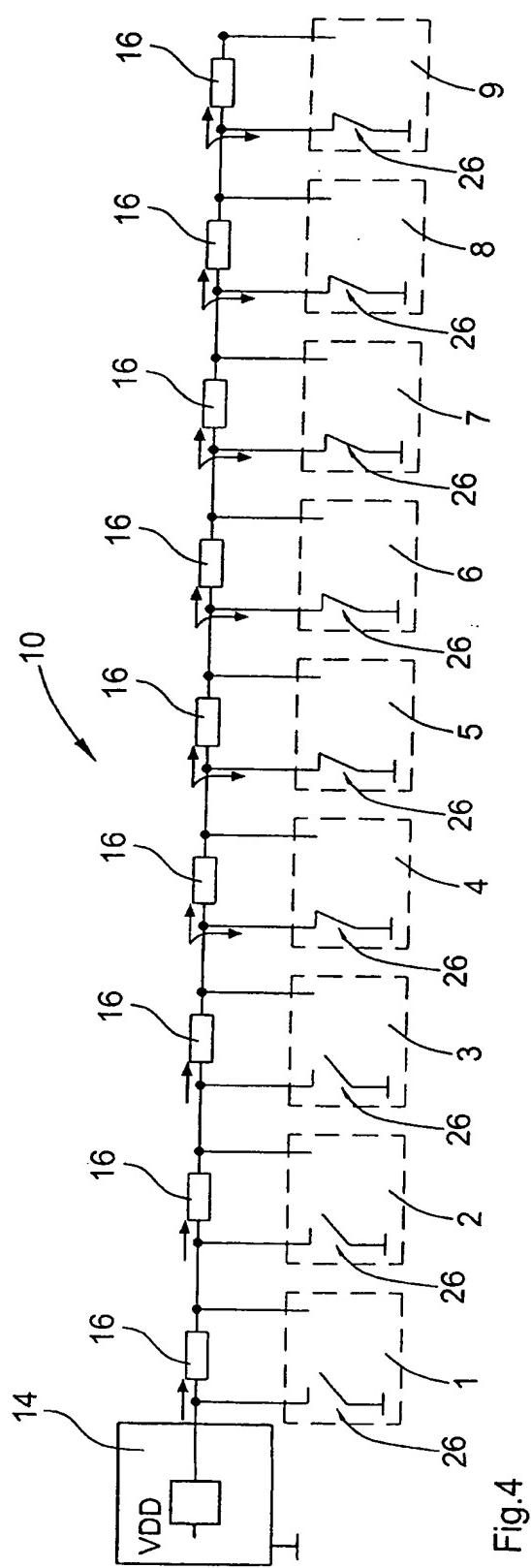
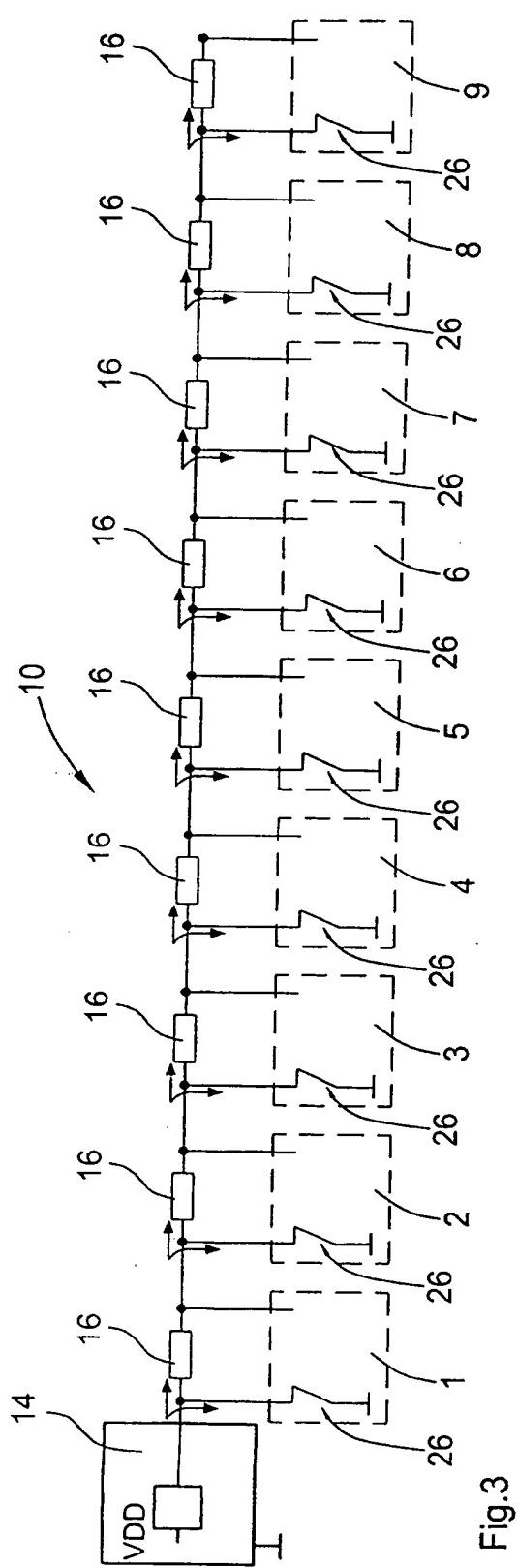


Fig.2



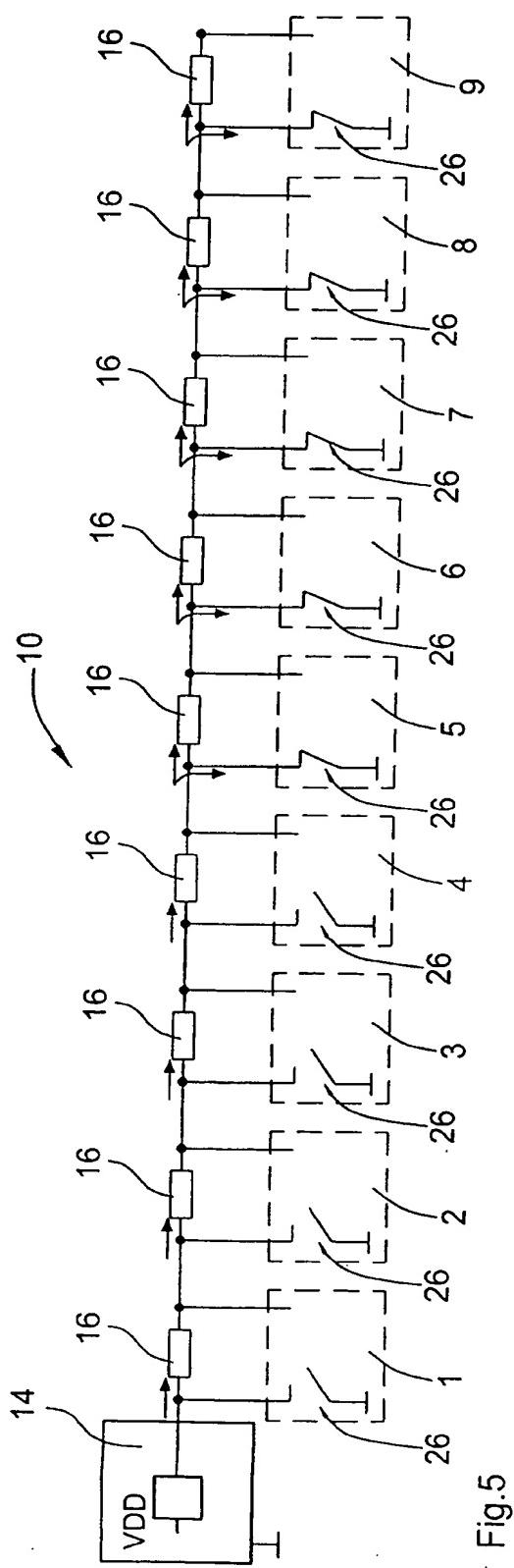


Fig.5

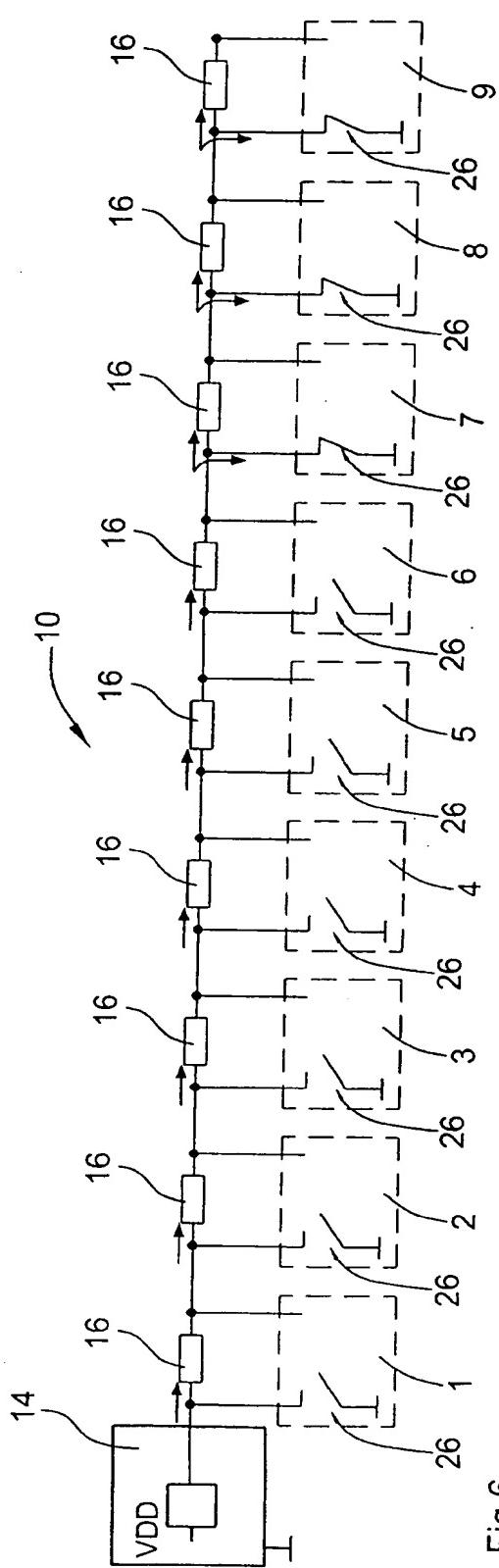


Fig.6

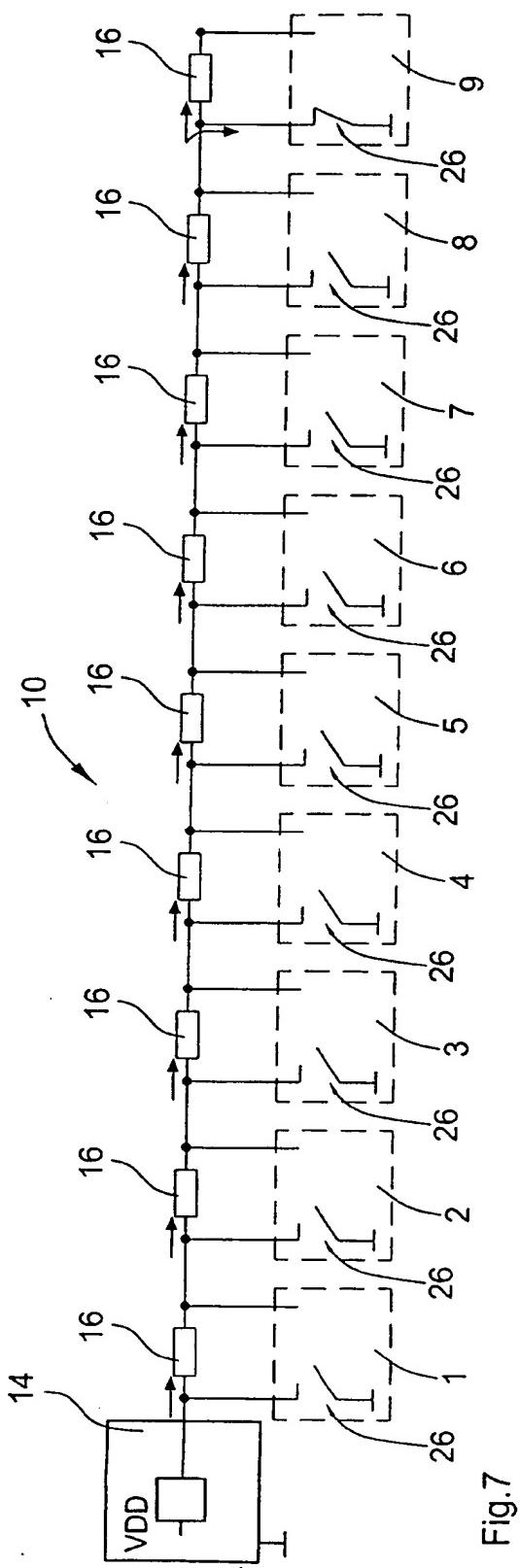
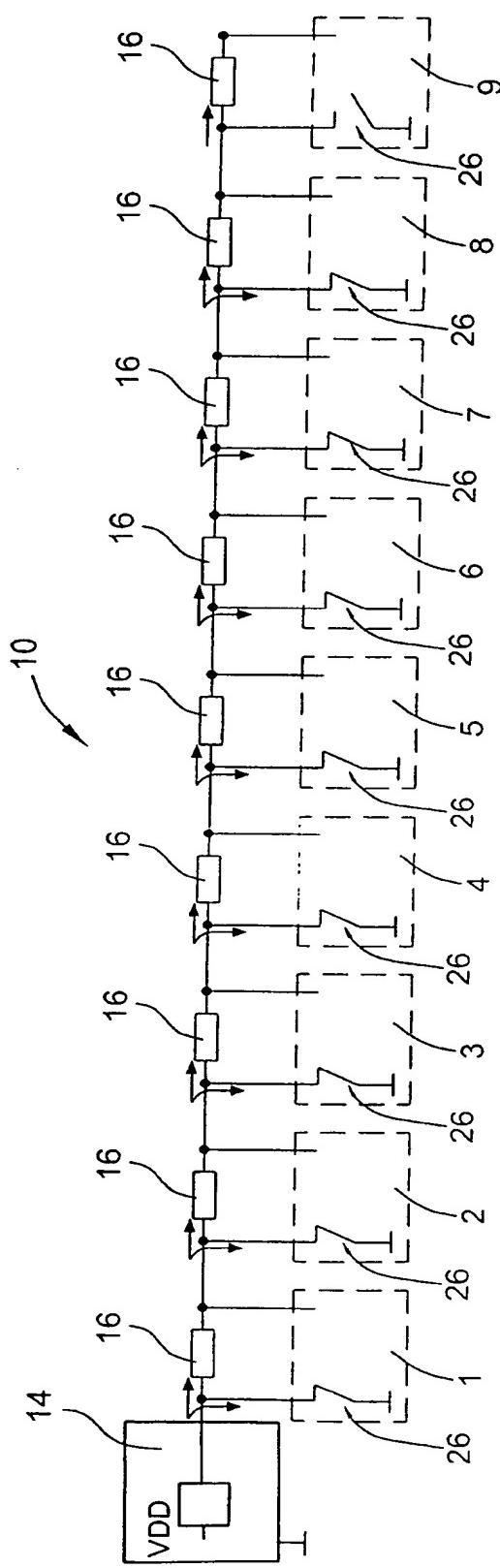
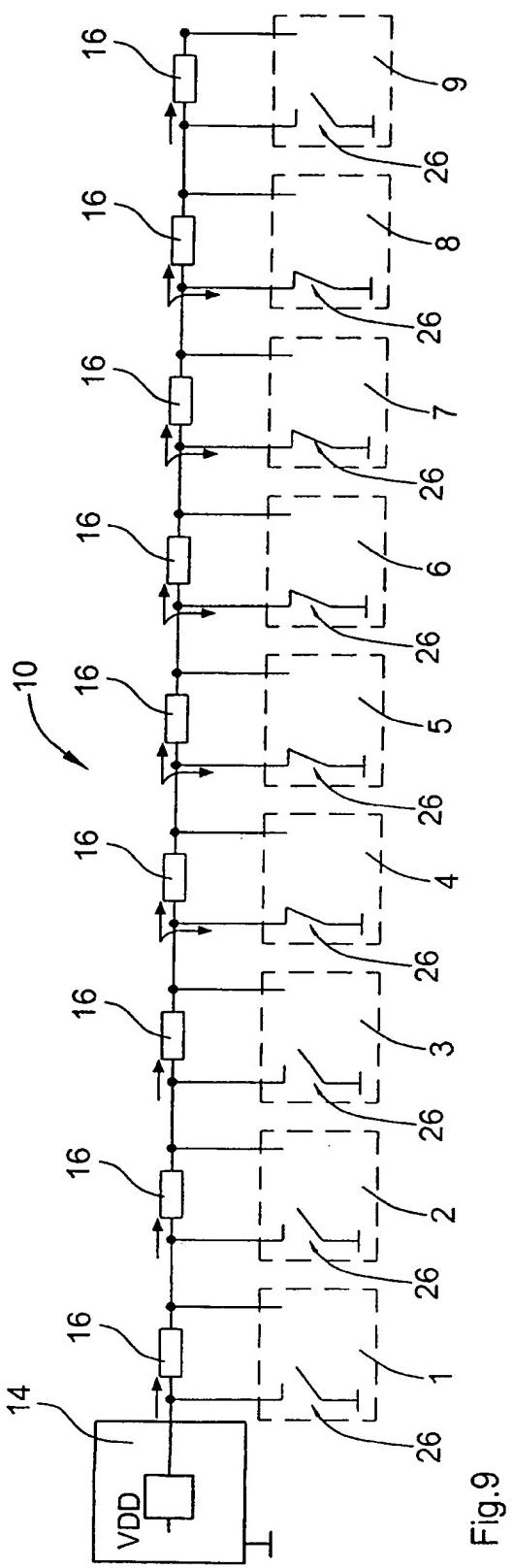


Fig. 7



8
Fig.



১৬

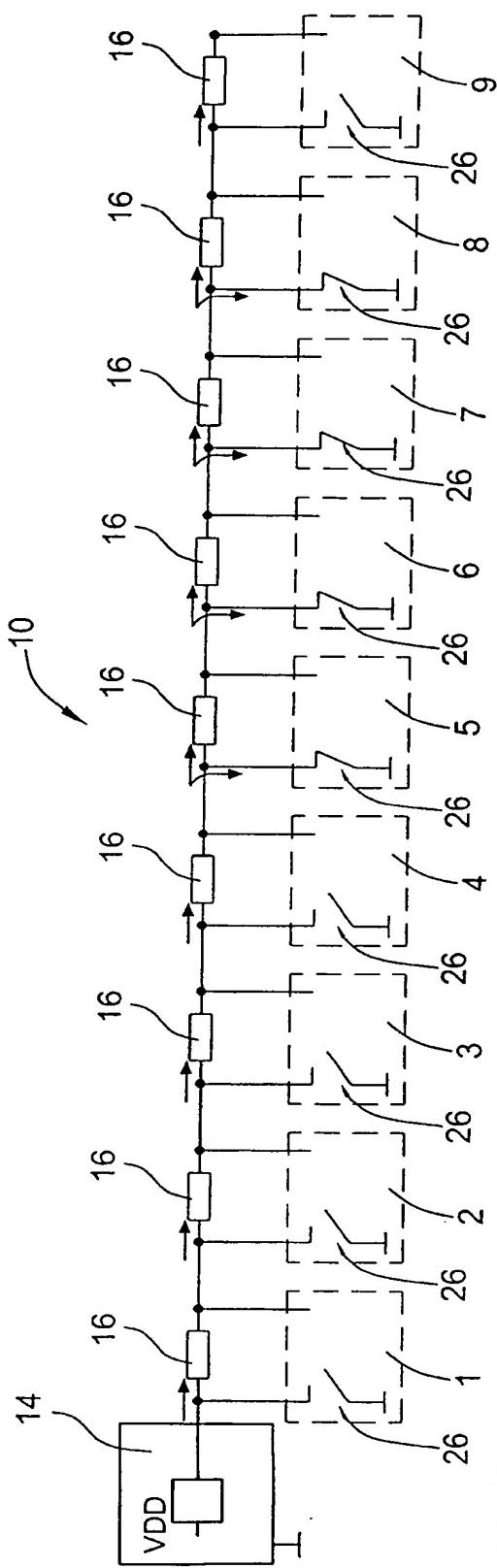


Fig. 10

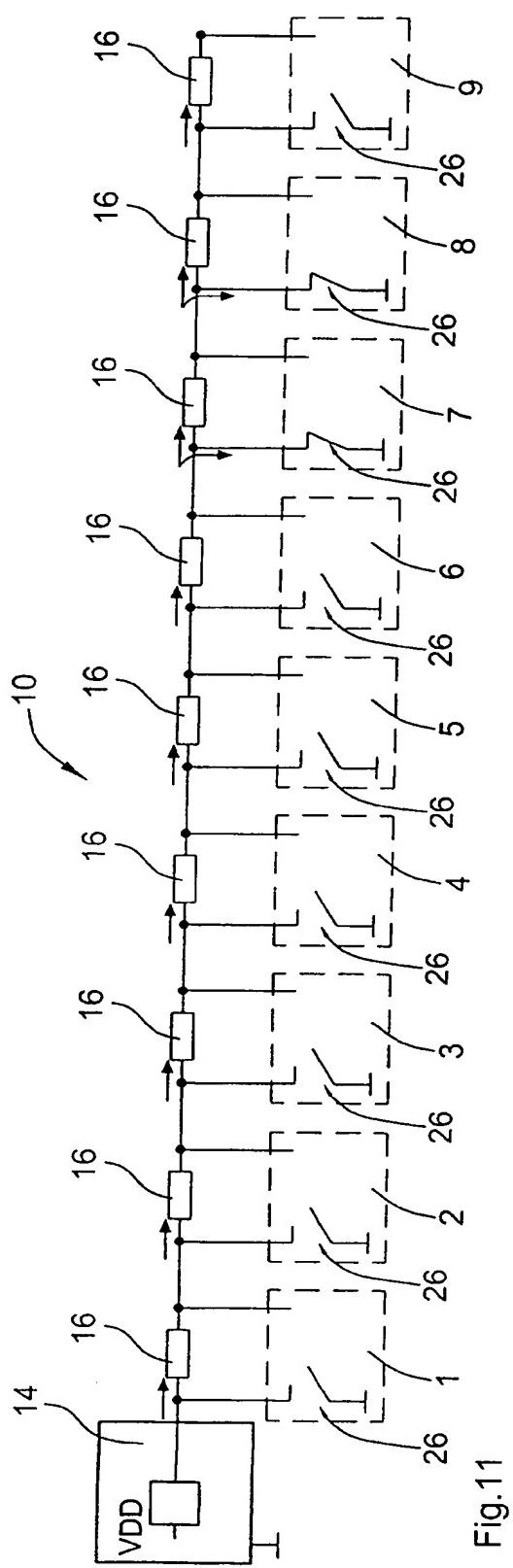


Fig. 11

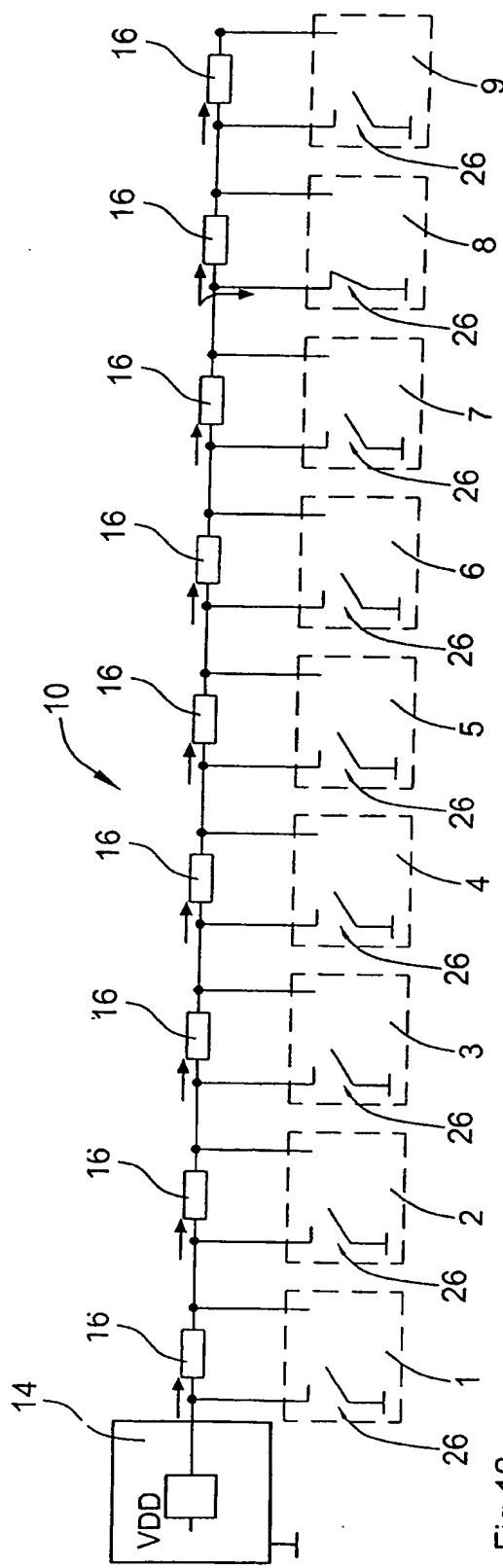


Fig. 12

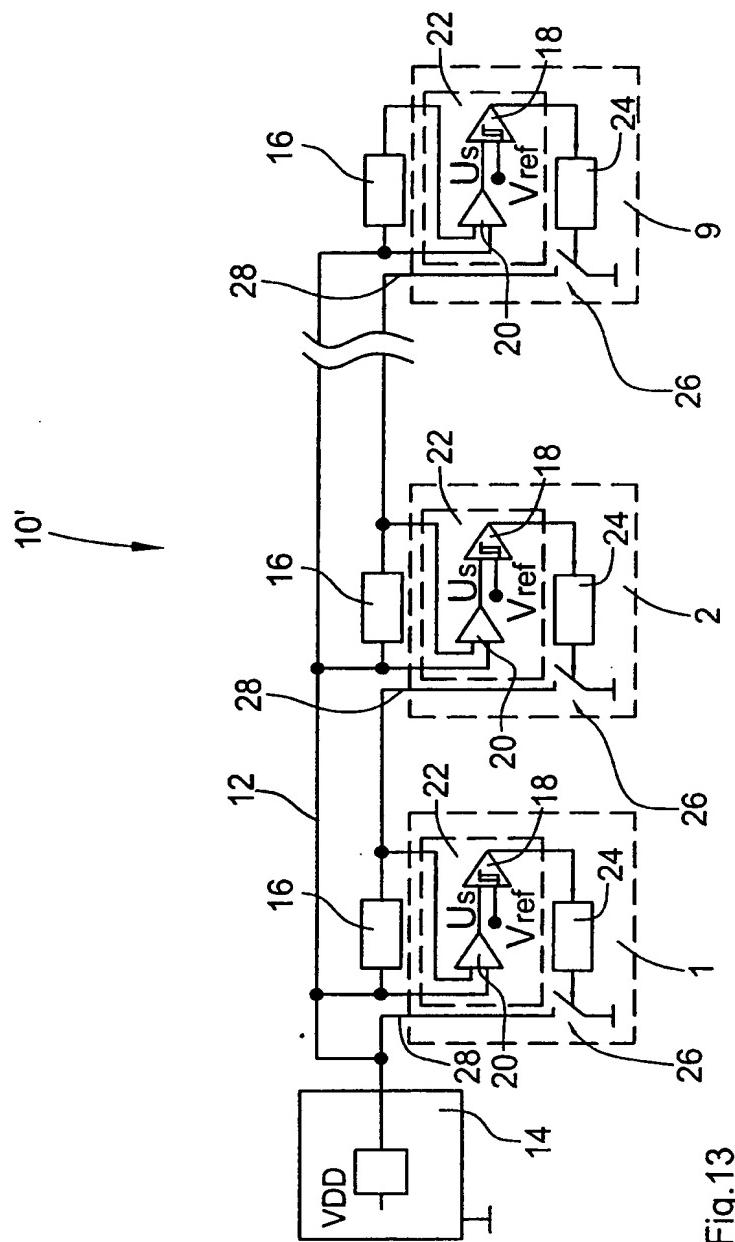


Fig.13